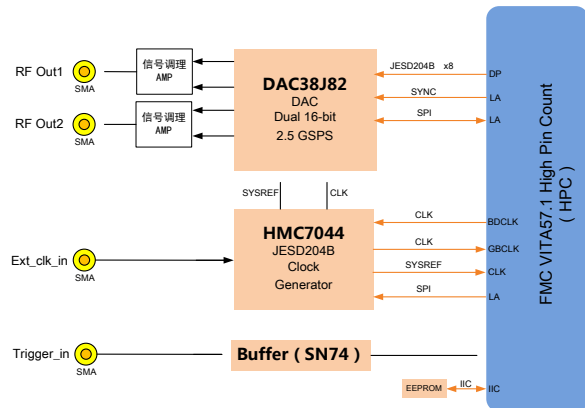


- 基于 VITA57.1 标准的 2 路 2.5GSPS 采样率 16 位分辨率直流耦合 DA 播放 FMC 子卡模块

Product ID : FMC156



技术指标

- DAC 性能指标：

- 通道数：2 通道；
- 采样率：2.5GSPS，可选配 1.6GSPS；
- 采集分辨率：16bits；
- 输出功率：不低于 0dbm；
- 模拟输出最大瞬时带宽：500MHz；
- 耦合方式：直流耦合（DC~500MHz）；
- DAC 最大输出数据率：1.23GSPS；
- 数据位宽：8 JESD204B Lane；
- 接口类型：SMA 射频接口；
- 无杂散动态范围：SFDR=79dBc@ $f_{dac}=2.5G$ \ $f_{out}=20MHz$ ；
- 可选 1x~16x 插值；

- 时钟分配：

- 支持本地采样参考时钟；
- 外输入采样参考时钟：100MHz，-2~10dBm@50Ω，SMA；
- 支持外输入 VCO 时钟；

● 其它功能：

- 支持外触发 (3.3V) 或内触发, 触发电平+3.3V;
- 板载状态指示灯;

● 物理与电气特征

- 板卡尺寸：84.1 x 69mm
- 典型功耗：4W
- 散热方式：自然风冷散热

● 环境特征

- 工作温度：-40°~ + 85℃；
- 存储温度：-55°~ + 125℃；

板卡概述

FMC156 是一款基于 VITA57.1 标准规范,实现 2 路 2.5GSPS 采样率 16 位分辨率直流耦合 DAC 播放子卡模块。该模块遵循 VITA57.1 标准,可直接与 FPGA 载卡配合使用,板卡 DAC 器件采用 TI 公司的 DAC38J82 芯片,该芯片提供 4 个模拟输出,并且来自两个内部数字路径的数据可经路由复用器被路由至这四个 DAC 输出的任意两个输出。

该板卡支持本地采样参考时钟,支持外采样参考时钟和外部采样时钟三种模式,可通过软件灵活的配置。该板卡支持外部 LVTTTL 电平触发。

该板卡主要面向雷达、宽频带通信、毫米波通信、自动测试设备等应用。

软件支持

- 可选集成板级软件开发包 (BSP) :
 - 支持 Xilinx 开发板 , 如 VC707\VC709 ;
 - 支持 Kintex UltraScale 等 ;
- 可根据客户需求提供定制化算法与系统集成 :

应用范围

- 蜂窝基站、分集传输、宽频带通信；
- 直接数字合成（DDS）仪器；
- 毫米波/微波回程、自动测试设备；

订购信息

产品型号	产品描述
FMC155	基于 VITA57.1 标准的 2 路 2.5GSPS 采样率 16 位分辨率直流耦合 DA 播放 FMC 子卡模块

