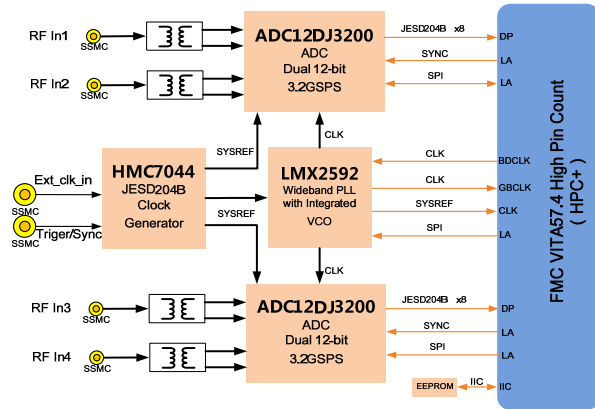


基于 VITA57.4 标准的 4 通道 3.2GSPS (2 通道 6.4GSPS) 12 位 AD 采集子卡模块

Product ID : FMC134



技术指标

- 性能指标：
 - 支持 4 路 12bit、3.2GSPS 采样率；
 - 支持 2 路 12bit、6.4GSPS 采样率；
 - ADC 模拟输入带宽：8GHz (-3dB)；
 - ADC 满量程输入电压：0.8Vpp；
 - ADC 本底噪声：单通道模式-154.6 dBFS /Hz；
 - ADC 本底噪声：双通道模式-151.8dBFS/Hz；
 - 支持双通道模式下的数字下变频；
 - 16lane JESD204B 接口，线速率 12.8Gbps；
- FMC 接口指标：
 - 标准 FMC+子卡，符合 VITA57.4 规范；
 - 板卡支持 1 片 EEPROM；
 - FMC 连接器型号：ASP-184330-01，HPC 接口；
 - 板卡采用+12V 供电，整板典型功耗 6W；
- 时钟分配：
 - 支持外时钟模式；
 - 板载 1 片高精度时钟芯片 HMC7044；
- 其它功能：
 - 支持外触发；
 - 板载状态指示灯；
- 物理与电气特征
 - 板卡尺寸：84.1 x 69mm
 - 板卡供电：3A max@+12V (±5%)
 - 散热方式：自然风冷散热或金属导热散热
- 环境特征
 - 工作温度：-40°~ + 85°C；
 - 存储温度：-55°~ + 125°C；
 - 工作湿度：5%~95%，非凝结

板卡概述

FMC134 是一款 4 通道 3.2GSPS (2 通道 6.4GSPS) 采样率 12 位 AD 采集 FMC+子卡模块，该板卡为 FMC+标准，符合 VITA57.4 规范，可以作为一个理想的 IO 模块耦合至 FPGA 前端，16 通道的 JESD204B 接口通过 FMC+连接器连接至 FPGA 的高速串行端口 GTH。

该板卡支持板上可编程采样时钟和外部参考时钟，多片板卡还可以通过触发 (输入/输出) 信号进行同步采集，该板卡 4 路模拟信号输入通过 50Ω特征阻抗的 SSMC 射频连接器接入，采用交流变压器耦合。板卡可广泛应用于雷达信号处理、电子对抗等场景。

软件支持

- 可选集成板级软件开发包 (BSP)：
 - 支持 Xilinx 开发板，如 ZCU102、KCU1500、VCU108 等；
 - 支持我司自主研制的 KU、ZU、VU 系列板卡程序移植；
- 可根据客户需求提供定制化算法与系统集成；

应用范围

- 雷达信号处理；
- 电子对抗；
- 干扰机；

订购信息

产品型号	产品描述
FMC134	基于 VITA57.4 标准的 4 通道 3.2GSPS 12 位 AD 采集子卡

